

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

11-055306

(43) Date of publication of application: 26.02.1999

(51)Int.CI.

H04L 12/46 H04L 12/28

H04L 12/66

(21)Application number: 09-209078

: 09-209078 04.08.1997 (71)Applicant: HITACHI CABLE LTD

(72)Inventor: MATSUO HIDEHIRO

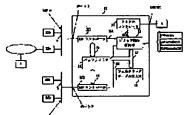
(54) BRIDGE DEVICE

(22)Date of filing:

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a bridge device by which the shortage of the capacity of a filtering table can be easily found.

SOLUTION: This device is provided with a filtering table 18 in which a terminal address and a port number are registered, and the filtering table 18 is retrieved for judging the destination port of a received packet. In this case, when the number of registered contents registered in the filtering table 18 reaches the maximum number of contents which can be registered in the filtering table 18, the number of times of the repetition of the packet to all ports except the reception port since the destination port can not found even after the filtering table 18 is retrieved is counted, and the counted value is held as management information so as to be referred to by a user.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of

rejection]

[Date of requesting appeal against examiner's decision

of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出顧公開番号

特開平11-55306

(43)公開日 平成11年(1999)2月26日

(51) Int. Cl. 6	識別記号	庁内整理番号	FI			技術表示箇所
H04L 12/46			H04L 11/00	310	С	
12/28			11/20		В	
12/66						

審査請求 未請求 請求項の数2 OL (全6頁)

(21)出願番号

特願平9-209078

(22)出願日

平成9年(1997)8月4日

(71)出願人 000005120

日立電線株式会社

東京都千代田区丸の内二丁目1番2号

(72)発明者 松尾 英普

茨城県日立市日髙町5丁目1番1号 日立

電線株式会社オプトロシステム研究所内

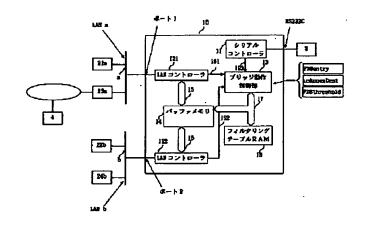
(74)代理人 弁理士 絹谷 信雄

(54) 【発明の名称】 ブリッジ装置

(57) 【要約】

【課題】 フィルタリングテーブルの容量不足を容易に 知ることのできるブリッジ装置を提供する。

【解決手段】 端末アドレスとポート番号とが登録されたフィルタリングテーブル18を有し、受信パケットの宛先ポート判定のためにフィルタリングテーブル18を検索するブリッジ装置において、フィルタリングテーブル18に登録された登録内容件数がフィルタリングテーブル18に登録可能な最大件数に達した場合に、フィルタリングテーブル18を検索しても宛先ポートが見付からないため受信ポート以外の全ポートにパケットを中継した回数を計数し、その計数値を管理情報としてユーザから参照可能に保持する。



1.0

【特許請求の範囲】

【請求項1】 端末アドレスとボート番号とが登録されたフィルタリングテーブルを有し、受信パケットの宛先ボート判定のためにフィルタリングテーブルを検索するブリッジ装置において、フィルタリングテーブルに登録可された登録内容件数がフィルタリングテーブルに登録可能な最大件数に達した場合に、フィルタリングテーブルを検索しても宛先ボートが見付からないため受信ボート以外の全ボートにパケットを中継した回数を計数し、その計数値を管理情報としてユーザから参照可能に保持することを特徴とするブリッジ装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、フィルタリング機能を持つブリッジ装置に係り、特に、フィルタリングテーブルの容量不足を容易に知ることのできるブリッジ装置に関するものである。

[0002]

【従来の技術】ブリッジ装置(以下、ブリッジと呼ぶ)は、複数のポートを備え、ポートで受信したパケットの宛先MACアドレスを基にフィルタリングテーブルを検索して転送先のポートを見付けることにより、宛先端末の存在するネットワークにパケットを中継するLAN間接続装置である。ここではポートを2つ備えたブリッジの構成及び動作を説明する。

【0003】図2に示されるように、ブリッジ101は、ブリッジの諸動作を制御するブリッジ動作制御部13、端末アドレスとボート番号とが登録されたフィルタリングテーブルRAM18、パケットを蓄えるパッファメモリ14、ネットワークとの送受信を制御するポーークとは別途の規格で通信を行うシリアルコントローラ11を備えている。15、16は内部パス、17はMPUパス、191、192、193は信号線である。ブリッジ動作制御部13は、マイクロブロセッサ、ブロクンメモリ及び作業用メモリ及びメモリコントローラ等がら構成されている。このブリッジは、IEEE(米の気でよれている。このブリッジは、IEEE(米の気でより14は、メモリ及びメモリコントローラ等が成されている。このブリッジは、IEEE(米の気でより、ブリッジ規格と呼ぶ)で規定された動作を行

【0004】ブリッジ101は、各ネットワークから受信したパケットの転送の要不要を判断するために、フィルタリングテーブルRAM18を持つが、そのフィルタ

リングテーブルRAM18の各エントリ(登録内容)には、受信したパケットの「送信元MACアドレス」を格納する領域と「その送信元端末がどのポートに接続されているかを示す情報(ポート番号)」を格納する領域と
「エージングタイマ」を格納する領域とがある。

【0005】この図示例では、ポート1,2には、LANa, LANbが接続され、LANaには端末21a,23a、LANbには端末22b,24bが接続されている。

【0006】前記ブリッジ規格によれば、ブリッジ101は、LANa、LANb上で送受信される全てのパケットを受信する。パケットには、図3に示されるように、「宛先アドレス(MACアドレス)」を示す領域とがある。ブリッジ101は、受信したパケットの「送信元MACアドレス」と「その送信元端末がどのボートに接続されているかを示す情報(ボート番号)」とをフィルタリングテーブルRAM18に格納する。

【0007】図4(a)は、端末24bがパケットを送信し、そのパケットをブリッジ101が受信したことによって、その送信元MACアドレス"24b"とポート番号"2"とが格納されてエントリされた(登録された)状態を示す。さらに、端末23a、22b、21aがLANa、LANb上でパケットを送信した場合、図4(b)に示されるように、それぞれの送信元MACアドレスとポート番号とが追加される。

【0008】また、フィルタリングテーブルRAM18に登録した各エントリは、エージング用の領域であるエージングタイマを持ち、エントリが追加されたとき、このエージングタイマには最大エージング時間(この例では300秒)が設定される。ブリッジ101は、タイマ(時計)によって一定時間毎にエージングタイマを減らす。中継判定のために当該エントリが参照されたときは、エージングタイマを最大エージング時間に戻す。エージングタイマが0になると、当該エントリを使用されなくなったものとして、フィルタリングテーブルRAM18から削除する。

【0009】例えば、今、端末21aからのパケットを受信したとする。LANコントローラ121はパケットをのエラー検査を行い、内部パス15を介してパケットをパッファメモリ14に格納する。そして、信号線191を介してブリッジ動作制御部13に受信通知を発行する。ブリッジ動作制御部13は、端末21aのMACアドレス"21a"とポート番号"1"とがフィルタリングテーブルRAM18に登録されているかどうかを検索する。この時点でのフィルタリングテーブルRAM18に、図4(b)中で端末24b,23a,22bのみが登録されている場合、検索の結果、前記端末21aの情報が登録されていないことが分かり、新たに端末21a

10

RAM18は図4(b)に示す状態となる。

【0010】また、前記ブリッジ規格によれば、ブリッ ジ10゚1は、受信したパケットを中継するべきか否かを 判定し、両LAN間のトラフィックをフィルタリングす る。即ち、まず、受信したパケットの宛先MACアドレ スを持つ端末が、どのポートに接続されているかを調べ るために、フィルタリングテーブルRAM18に登録さ れている情報を検索し、宛先の端末と送信元の端末とが 同じポートに接続されていない場合は、パケットを宛先 端末が接続されているポートから中継送信し、同じポー トに接続されている場合は、ブリッジを越えてパケット を中継する必要がないので、そのパケットを廃棄する (中継送信を行わない)。但し、フィルタリングテーブ ルRAM18に「宛先端末のMACアドレス」と「宛先 端末がどのポートに接続されているかを示す情報(ポー ト番号)」とが登録されていない場合は、フィルタリン グ機能を発揮し得ないので、ブリッジ101のポートの 内、パケットを受信したポートを除く全てのポートにパ ケットを中継する。

【0011】例えば、互いに異なるLANa、LANb に属する端末21aから端末22bへの通信を考える。 ブリッジ101は、端末21aからのパケットを受信 し、宛先端末である端末22bがどのポートに接続され ているかを調べるために、フィルタリングテーブルRA M18に端末22bのMACアドレスが登録されている かどうかを検索する。図4(b)に示すようにフィルタ リングテープルRAM18に端末22bのMACアドレ ス"22b"とポート番号"2"とが登録されている場 合、即ち、端末22bがポート2側に属していることを 知っている場合、ブリッジ101は、パケットをバッフ アメモリ14から取り出して、ポート2から送信するよ うにLANコントローラ122に指示する。図4(a) に示すように、前記端末22bの情報がフィルタリング テーブルRAM18に登録されていない場合、端末22 bがどのポートに属しているかが不明なため、ブリッジ 101の全てのポートの内、パケットを受信したポート を除く全てのポート(即ち、ポート2)にパケットを中 継するため、パケットをパッファメモリ14から取り出 して、ポート2から送信するようにLANコントローラ 122に指示する。

【0012】次に、互いに同じLANaに属する端末21aから端末23aへの通信を考える。ブリッジ101は、端末21aからのパケットを受信し、宛先端末である端末23aがどのボートに接続されているかを調末23aのMACアドレスが登録されているかどうかを検索する。図4(b)に示すようにフィルタリングテーブルRAM18に端末23aのMACアドレス "23a"とボート番号 "1"とが登録されている場合、当該パケットはブリッジを越えて中継する必要がないので、ブリッジ

101は、そのパケットをLANbに中継送信せず、廃棄する。図4(a)に示すように、前記端末23aの情報がフィルタリングテーブルRAM18に登録されていない場合、端末23aがどのボートに属しているかが不明なため、ブリッジ101の全てのボートの内、パケットを受信したボートを除く全てのボート(即ち、ボート2)にパケットを中継するため、パケットをバッファメモリ14から取り出して、ボート2から送信するようにLANコントローラ122に指示する。

【0013】以上、ポート数を2として説明したが、ポート数がより多いマルチポートブリッジ(スイッチングハブ)においても全く同様に動作する。

【0014】また、ブリッジ101は、シリアルコントローラ11で通信を行う管理用のポートを備え、このポートには、ネットワークとは別途の規格、例えば、EIA(米国電気工業会)RS232C規格に従う管理用のコンソール端末3を接続できる。また、SNMP(Simple Network Management Protocol)などのネットワーク管理プロトコルを使用してネットワーク上の管理端末4からブリッジ101の状態を取得したり、動作バラメータを設定したりできる。コンソールの制御やネットワーク管理プロトコルを実行するためのプログラムはブリッジ動作部13のプログラムメモリに格納され、マイクロプロセッサがこれらのプログラムを実行する。

[0015]

【発明が解決しようとする課題】ブリッジ101が中継判定に使用するフィルタリングテーブルRAM18に登録できるエントリの件数には上限がある。大規模なネットワークにおいてはフィルタリングテーブルRAM18に登録されるエントリ件数が10000件を越えることもあり、フィルタリングテーブルRAM18の容量が少ないと、ネットワークを流れる全てのパケットのアドレスを登録できない場合がある。この場合、新たにエントリを追加しようとすると、フィルタリングテーブルRAM18の中で最も古いエントリが削除される。

【0016】ここで、フィルタリングテーブルRAM1 8に登録されていないアドレス宛のパケットが到着する と、受信ポートを除く全てのポートにパケットを中継し てしまう。このため、関係ないポートに不要なパケット 40 が中継され、ネットワークの帯域を無駄に消費してしま う。特にポート数の多いマルチポートブリッジにおいて は多くのポートに不要なパケットが中継されることにな り、悪影響を及ぼす範囲が大きくなってしまう。

【0017】こうしてネットワーク帯域の利用効率が悪くなった場合、ネットワーク管理者はブリッジ101のフィルタリングテーブルRAM18を増設したり、ブリッジを容量の大きなものに交換するなどの対策を行う必要があるが、ネットワーク帯域の利用効率が悪くなった原因がフィルタリングテーブルRAM18の容量不足であることを簡単に知る方法はなかった。

1.0

40

【0018】そこで、本発明の目的は、上記課題を解決 し、フィルタリングテーブルの容量不足を容易に知るこ とのできるブリッジ装置を提供することにある。

[0019]

【課題を解決するための手段】上記目的を達成するため に本発明は、端末アドレスとポート番号とが登録された フィルタリングテーブルを有し、受信パケットの宛先ポ ート判定のためにフィルタリングテーブルを検索するブ リッジ装置において、フィルタリングテーブルに登録さ れた登録内容件数がフィルタリングテーブルに登録可能 な最大件数に達した場合に、フィルタリングテーブルを 検索しても宛先ポートが見付からないため受信ポート以 外の全ポートにパケットを中継した回数を計数し、その 計数値を管理情報としてユーザから参照可能に保持する ものである。

【0020】上記登録内容件数が予め設定した閾値に達 した場合、管理用のポートに接続されたコンソール端末 に警告メッセージを表示させると共に登録内容件数が闘 値に達したことをネットワークの管理ステーションに知 らせてもよい。

[0021]

けられている。

【発明の実施の形態】以下、本発明の一実施形態を添付 図面に基づいて詳述する。

【0022】図1に示されるように、本発明のブリッジ 10は、ブリッジ動作制御部13、フィルタリングテー ブルRAM18、バッファメモリ14、LANコントロ ーラ121、122、シリアルコントローラ11等を備 えている。15,16は内部バス、17はMPUパス、 191.192.193は信号線である。ポート1.2 には、LANa、LANbが接続され、LANaには端 末21a, 23a、LANbには端末22b, 24bが 接続されている。シリアルコントローラ11で通信を行 う管理用のポートには、RS232C規格に従う管理用 のコンソール端末3が接続されている。ここまでは、図 2の従来技術と同じであるから詳しい説明は省略する。 【0023】本発明のブリッジ動作制御部13の作業用 メモリには、フィルタリングテーブルRAM18に登録 されたエントリ数(登録内容件数)を記憶する領域(F DBentry) と宛先ポート不明のためパケットを受 信ポート以外の全ポートに中継した回数(全ポート中継 回数)を記憶する領域(unknownDest)が設

【0024】 ブリッジ動作制御部13は、フィルタリン グテーブルRAM18にエントリを追加するときには、 登録内容件数を1 増やし、削除するときには1 減らすよ うになっている。また、フィルタリングテーブルRAM 18を登録可能な最大件数まで使いきってしまった状態 で、受信パケットの中継判定のためにフィルタリングテ ープルRAM18を検索しても宛先ポートが見付から

合、全ポート中継回数を1増やすようになっている。こ れら登録内容件数及び全ポート中継回数は、SNMPに より管理情報としてユーザから参照可能に保持する。

【0025】また、ブリッジ動作制御部13は、登録内 容件数について予め設定した閾値を保持しており、登録 内容件数が閾値に達した場合、コンソール端末3に警告 メッセージを表示させてユーザに知らせる。と同時に、 ネットワークの管理ステーションのアドレスがプリッジ 10に設定されていれば、SNMPのTRAP機能によ りネットワークの管理ステーションに登録内容件数が闘 値に達したことを知らせるようになっている。

【0026】本発明のブリッジ10の動作を説明する。 【0027】まず、ブリッジ10の起動時に、登録内容 件数及び全ポート中継回数をそれぞれ0に初期化してお く。その後、フィルタリングテーブルRAM18にエン トリを追加するときには、登録内容件数を1増やし、削 除するときには1減らす。

【0028】また、ブリッジ動作制御部13の作業用メ モリに登録内容件数に関する閾値(FDBthresh old) を保持するが、この閾値はユーザが自由に設定 可能な変数であり、デフォルトとしてフィルタリングテ ープルRAM18に登録可能な最大件数(MaxEnt ry)を設定する。最大件数の値は、フィルタリングテ ーブルRAM18の総容量を1エントリ分のメモリ消費 量で割ることによって求められる。

【0029】ブリッジ10は、従来技術によるブリッジ 101と同様に動作し、加えて、登録内容件数及び全ポ ート中継回数に関して以下の処理を行う。

【0030】ブリッジ10は、各ネットワークを流れる 全てのパケットを受信し、受信したパケットの「送信元 アドレス(MACアドレス)」と「その送信元端末がど のポートに接続されているかを示す情報(ポート番 号)」とをフィルタリングテーブルRAM18に格納す る。このとき、登録内容件数を1増やし、閾値と比較す る。登録内容件数が閾値に達した場合、ブリッジ動作制 御部13はシリアルコントローラ11に接続されたコン ソール端末3に警告メッセージを表示させてユーザに知 らせる。と同時に、SNMPのTRAP機能によりネッ トワークの管理ステーションに登録内容件数が閾値に達 したことを知らせる。

【0031】また、フィルタリングテーブルRAM18 に登録された各エントリは、エージングタイマを持ち、 エントリが追加されたときには、そのエントリのエージ ングタイマに最大エージング時間が設定される。ブリッ ジ10は、タイマ (時計) によって一定時間毎にエージ ングタイマを減らす。また、中継判定のために当該エン トリが参照されたときは、エージングタイマを最大エー ジング時間に戻す。エージングタイマが0になると、当 該エントリを使用されなくなったものとして、フィルタ ず、受信ポート以外の全ポートにパケットを中継した場 50 リングテーブルRAM18から削除する。このとき、登

録内容件数を1波らす。

【0032】さらに、パケットの中継判定において宛先 アドレスがフィルタリングテーブルRAM18に見付か らなかった場合は、登録内容件数が最大件数に達してい るかを調べる。登録内容件数が最大件数に達していれ ば、全ポート中継回数を1増やす。

【0033】以上のように、本発明によれば、フィルタ リングテーブルRAM18に登録された登録内容件数が 増えて閾値に達したとき、コンソール端末3に警告メッ セージを表示し、ネットワーク管理ステーションにTR 10 APを送ることによってネットワーク管理者に注意を促 すことができる。また、ネットワーク管理者が見逃して しまった場合でも、SNMPなどによっていつでも登録 内容件数及び全ポート中継回数を参照することができ る。もし、登録内容件数が最大件数に達していればフィ ルタリングテーブルRAM18が不足していることが分 る。また、全ポート中継回数の値が大きいほど、関係な いポートに不要なパケットが多く中継されていることに なる。従って、登録内容件数及び全ポート中継回数を調 べることによってフィルタリングテーブルRAM18の 20 18 フィルタリングテーブルRAM

使用状況を知ることができ、ネットワークの問題解決の ために迅速な対応が可能になる。

[0034]

【発明の効果】本発明は次の如き優れた効果を発揮す

【0035】(1)フィルタリングテーブルの容量不足 を容易に知ることができるので、迅速な対応が可能にな

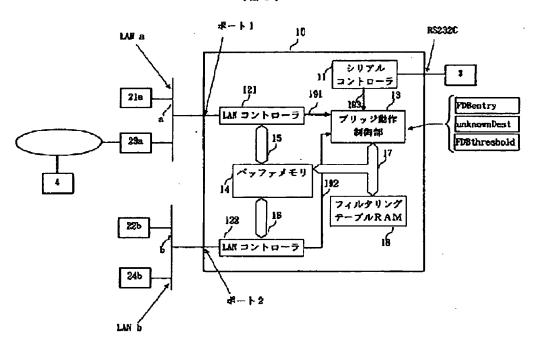
【図面の簡単な説明】

- 【図1】本発明の一実施形態を示すブリッジの構成図で
 - 【図2】従来のプリッジの構成図である。
 - 【図3】パケットの構成図である。
 - 【図4】フィルタリングテーブルの構成図である。

【符号の説明】

- 11 シリアルコントローラ
- 121, 122 LANコントローラ
- 13 ブリッジ動作制御部
- 14 パッファメモリ

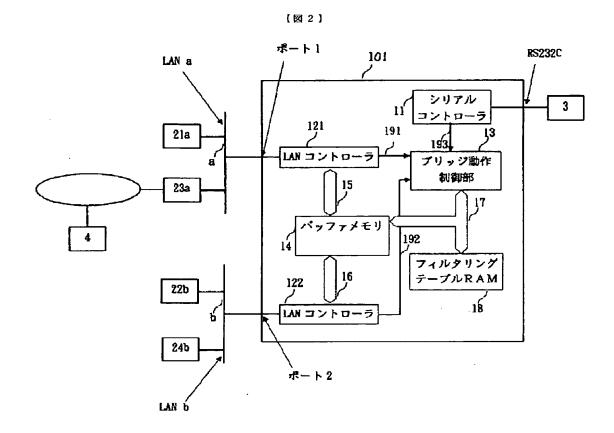
【図1】



[図3]

くケットの先頭

patた アトレス pate なごアトレスレンテットライン データ	宛先アドレス 送信元アドレスパケットタイプ データ
-------------------------------------	---------------------------



[図4]

アドレス	ポート	エイジングダイマー
2 4 b	2	800
	(a)	

アドレス	ボート	エイジングタイマー・		
21a	1	150		
2 2 b	2	297		
23a	1	263		
24 b	2	300		

(b)